

16V N-Channel Enhancement - Mode MOSFET

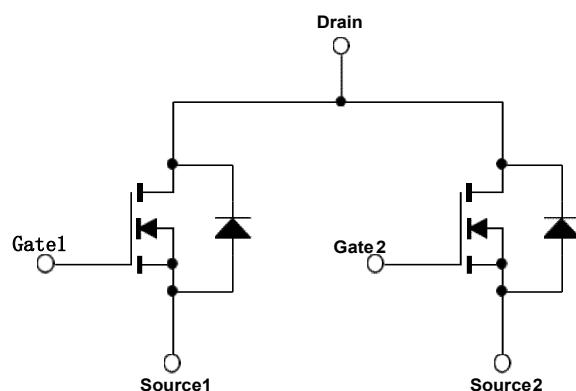
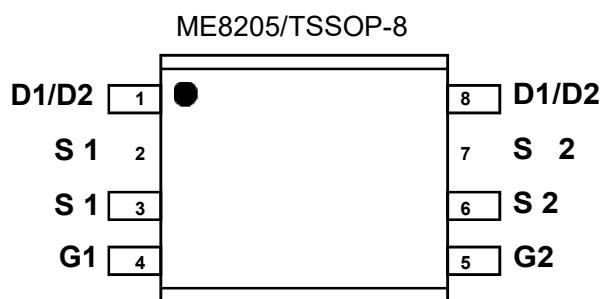
RDS(ON), V_{gs}@2.5V, I_{ds}@2.0A = 28mΩ

RDS(ON), V_{gs}@4.5V, I_{ds}@3.0A = 25mΩ

特点

- 专有的先进平面技术
- 高密度超低电阻设计
- 大功率、大电流应用
- 理想的锂电池应用
- 封装形式: TSSOP-8

管脚图



N-Channel MOSFET

最大额定值和热特性 ($T_a = 25^\circ\text{C}$, 除非另有说明。)

参数		符号	值	单位
漏源电压		V_{DS}	16	V
栅源电压		V_{GS}	± 12	
漏极电流		I_D	6	A
漏极脉冲电流		I_{DM}	20	
最大功耗	$TA = 25^\circ\text{C}$	P_D	2	W
	$TA = 75^\circ\text{C}$		1.3	
工作结温和存储温度范围		T_J, T_{stg}	-55 to 150	°C
结环热阻 (PCB 安装)		$R_{\theta JA}$	62.5	°C/W

注：重复性极限值：脉冲宽度由最高结温限制。

电特性

参数	符号	测试条件	最小	典型	最大	单位
静电						
漏源击穿电压	BV_{DSS}	$V_{GS} = 0\text{V}, I_D = 250\mu\text{A}$	--	20	--	V
漏源导通内阻	$R_{DS(on)}$	$V_{GS} = 2.5\text{V}, I_D = 2.0\text{A}$	--	28.0	35.0	$\text{m}\Omega$
		$V_{GS} = 4.5\text{V}, I_D = 3.0\text{A}$		25.0	32.0	
栅极阈值电压	$V_{GS(\text{th})}$	$V_{DS} = V_{GS}, I_D = 250\mu\text{A}$	0.25	--	1.5	V
栅源短路时漏极电流	I_{DSS}	$V_{DS} = 5\text{V}, V_{GS} = 0\text{V}$	--	--	1	μA
漏极短路时截止栅电流	I_{GSS}	$V_{GS} = \pm 5\text{V}, I_D = 0\mu\text{A}$	--	--	± 100	nA
跨导	g_{fs}	$V_{DS} = 5\text{V}, I_D = 5.0\text{A}$	--	25.6	--	S
动态						
总栅极电荷	Q_g	$V_{DS} = 5\text{V}, I_D = 5\text{A}$ $V_{GS} = 4.5\text{V}$		2.32	3	nC
栅源电荷	Q_{gs}			0.65	1	
栅漏电荷	Q_{gd}			0.65	1	

延迟时间 (On)	$t_{d(on)}$	$V_{DS} = 5V, V_{GS} = 4.5V, RL = 1\Omega, R_{GEN} = 6\Omega$		1.4		ns
上升时间 (On)	t_r			1.1		
延迟时间 (Off)	$t_{d(off)}$			9		
下降时间 (Off)	t_f			4.4		
输入电容	C_{iss}	$V_{DS} = 5V, V_{GS} = 0V, f = 1.0MHz$	--	346	--	pF
输出电容	C_{oss}		--	219	--	
反向传输电容	C_{rss}		--	109	--	
漏源二极管						
二极管最大正向电流	I_s	--	--	--	1.7	A
二极管正向电压	V_{SD}	$I_s = 1.7A, V_{GS} = 0V$	--	--	1.2	V

注：脉冲测试：脉冲宽度 $\leq 300\mu s$, 占空比 $\leq 2\%$

